**Программная стыковка главной платы и платы управления**

На главной плате формируется пакет данных для управления матрицей. Управление реализуется по средствам отправки 2-х байт данных, в которых заключена информация о статусе посылки, адресу нужной платы, номера ключа и канала.

Первый байт

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| № бита | 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 |
| Назначение | Старт бит(0) | Маркер назначения посылки | Маркер статуса посылки |  | Адрес платы | | | |
| Описание |  | Чтение c посылки(1) | Прочитан(1)/ не  прочитан(0) |  | Хранение адреса платы  *Пример: (0001) – адрес первой платы* | | | |

Второй байт

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| № бита | 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 |
| Назначение | Старт бит(1) | Номер переключателя | | | | Номер канала | | |
| Описание |  | Хранение номера переключателя *Пример: (0001) – первый ключ.* | | | | Хранение данных о номере канала, всего каналов 6. То есть записываемое число должно быть в диапазоне от 1 до 6.  *Пример: (001) – первый канал.* | | |

Так же главная плата работает на прием, после отправки пакета, плата ожидает ответа от плат управления. Принятый пакет отличается от отправленного маркером статуса посылки.

Пример:

Отправка:

b00100001 b10001001

Получение:

b01100001 b10001001

